

**FORMATO EUROPEO  
PER IL CURRICULUM  
VITAE**



**INFORMAZIONI PERSONALI**

Nome  
E-mail  
Nazionalità

**RICCARDO FIORANI GALLOTTA**  
**riccardo.fiorani3@unibo.it**  
Italiana

**ISTRUZIONE E FORMAZIONE**

- Date (da – a)
- Nome e tipo di istituto di istruzione o formazione
- Principali materie / abilità professionali oggetto dello studio

Ott. 2024 – in corso  
Università degli Studi di Pavia, Pavia  
Presso Università di Bologna e Fondazione Chips-IT  
Titolo: Physical aware design of heterogeneous architectures in scaled technology node.  
Esperienze rilevanti: Periodo all'estero di 3 mesi (maggio 2025 – luglio 2025) presso ETH di Zurigo per design e tapeout di un acceleratore per IA e machine learning in tecnologia FinFET 7nm (TSMC7).  
Pubblicazione: V. Isachi, A. Nadalini, R. F. Gallotta, A. Garofalo, F. Conti, and D. Rossi, "FractalSync: Lightweight Scalable Global Synchronization of Massive Bulk Synchronous Parallel AI Accelerators," in *Proceedings of the 22nd ACM International Conference on Computing Frontiers*, CF '25, (New York, NY, USA), p. 84–87, Association for Computing Machinery, 2025. <https://doi.org/10.1145/3719276.3725203>  
Dottorato di Ricerca di Interesse Nazionale in Micro- and Nano-Electronics  
Livello QEQ: 8  
Livello NQF: Dottorato di ricerca

- Qualifica conseguita
- Livello nella classificazione nazionale (se pertinente)
- Date (da – a)
- Nome e tipo di istituto di istruzione o formazione
- Principali materie / abilità professionali oggetto dello studio
- Qualifica conseguita
- Livello nella classificazione nazionale (se pertinente)

Set. 2020 – Ott. 2024  
Università degli Studi di Milano-Bicocca  
Titolo tesi: Sviluppo di un setup di verifica funzionale e caratterizzazione elettrica per microprocessore RISC-V in tecnologia CMOS 28 nm  
Laurea Magistrale in Fisica  
Valutazione finale: 110/110  
Livello QEQ: 7  
Livello NQF: Laurea Magistrale (2 anni)

- Date (da – a)
- Nome e tipo di istituto di istruzione o formazione
- Principali materie / abilità professionali oggetto dello studio
- Qualifica conseguita
- Livello nella classificazione nazionale (se pertinente)

Ott. 2017 – Nov. 2020  
Università degli Studi di Milano-Bicocca  
Titolo: Design e layout di un setup di misura per corrente di gate e relativo rumore per singoli dispositivi in tecnologia CMOS 28nm  
Laurea in Fisica  
Valutazione finale: 110/110 con lode  
Livello QEQ: 6  
Livello NQF: Laurea di primo livello (3 anni)

## CAPACITÀ E COMPETENZE

### PERSONALI

*Acquisite nel corso della vita e della carriera ma non necessariamente riconosciute da certificati e diplomi ufficiali.*

MADRELINGUA

**Italiano**

ALTRA LINGUA

**Inglese**

## CAPACITÀ E COMPETENZE

### RELAZIONALI

*Vivere e lavorare con altre persone, in ambiente multiculturale, occupando posti in cui la comunicazione è importante e in situazioni in cui è essenziale lavorare in squadra (ad es. cultura e sport), ecc.*

Durante il dottorato e la sua relativa esperienza all'estero: collaborazione e lavoro all'interno di un gruppo per progetti di ricerca, design e tapeout di chip.

Collaborazione all'interno di gruppi per esperienze di laboratorio/progetti durante i percorsi di studio di laurea.

## CAPACITÀ E COMPETENZE

### TECNICHE

*Con computer, attrezzature specifiche, macchinari, ecc.*

Software EDA di Cadence (Genus, Innovus, Voltus, Xcelium, Simvision, Virtuoso), di Synopsys (Design Compiler, Fusion Compiler), di Siemens (Calibre, QuestaSim).

Linguaggi HDL (VHDL, Verilog, SystemVerilog), di programmazione (C, C++, Assembly, Python, PHP, JS)

Esperienze con le seguenti tecnologie: 28nm (TSMC28, digitale e tapeout analogico), FinFET 12nm (GF12, digitale), FinFET 7nm (TSMC7, tapeout digitale).

**DATA E FIRMA**

26/09/2025

F.to Riccardo Fiorani Gallotta