



## IL RETTORE

**Oggetto:** Approvazione atti della selezione pubblica, per titoli e prova orale, per l'ammissione al corso di dottorato in Ingegneria Elettronica, Telecomunicazioni e Tecnologie dell'Informazione - 40° ciclo - a.a. 2024/2025, con borse finanziate su fondi Next Generation EU – PNRR ex D.M. 629/2024 e 630/2024 e da altri finanziamenti, indetta con D.R. Rep. n. 1128 Prot. n. 0189403 del 5 luglio 2024

- Visto** l'art. 19, comma 1 della Legge 30 dicembre 2010 n. 240 che ha modificato l'art. 4 della Legge 3 luglio 1998 n. 210, recante norme sul dottorato di ricerca;
- Visto** il Decreto del Ministro dell'Università e della Ricerca "Regolamento recante modalità di accreditamento delle sedi e dei corsi di dottorato e criteri per l'istituzione dei corsi di dottorato da parte degli enti accreditati", del 14 dicembre 2021 n. 226;
- Richiamato** lo Statuto d'Ateneo dell'Alma Mater Studiorum - Università di Bologna - emanato con D.R. del 13 dicembre 2011 n. 1203 e ss.mm.ii;
- Richiamato** il Regolamento di Ateneo in materia di corsi di dottorato emanato con D.R. del 05 dicembre 2016 n. 1468 e ss.mm.ii;
- Considerate** le delibere del Consiglio degli Studenti del 18 aprile 2024, del Senato Accademico del 23 aprile 2024 e del Consiglio di Amministrazione del 30 aprile 2024, relative all'attivazione dei corsi di dottorato per il ciclo 40° - a.a. 2024/2025;
- Visto** il Decreto del Ministro dell'Università e della Ricerca del 24 aprile 2024 n. 630, che ha assegnato all'Alma Mater Studiorum - Università di Bologna risorse per l'attivazione di percorsi di dottorato innovativo co-finanziati su fondi Next Generation EU – PNRR, Missione 4 "Istruzione e Ricerca", Componente 2 "Dalla Ricerca all'Impresa", Investimento 3.3 "Introduzione di dottorati innovativi che rispondono ai fabbisogni di innovazione delle imprese e promuovono l'assunzione dei ricercatori dalle imprese";
- Premesso** che il D.R. Rep. n. 1128, Prot. n. 0189403 del 5 luglio 2024, ha emanato il bando di concorso per l'ammissione ai corsi di dottorato - 40° ciclo - a.a. 2024/2025, con borse finanziate su fondi Next Generation EU – PNRR ex D.M. 629/2024 e 630/2024 e da altri finanziamenti;
- Premesso** che il D.R. Rep. n. 1148, Prot. n. 0193313 del 9 luglio 2024, ha nominato la commissione giudicatrice del corso di dottorato in Ingegneria Elettronica, Telecomunicazioni e Tecnologie dell'Informazione;
- Considerati** gli atti della Commissione giudicatrice, che tengono conto dei criteri di ammissibilità indicati nel D.M. 630/2024;

DISPONE

Art. 1 – di approvare gli atti della selezione pubblica, per titoli e prova orale, per l'ammissione al corso di dottorato in Ingegneria Elettronica, Telecomunicazioni e Tecnologie dell'Informazione - 40° ciclo - a.a. 2024/2025, con borse finanziate su fondi Next Generation EU – PNRR ex D.M. 629/2024 e 630/2024 e da altri finanziamenti, indetta con D.R. Rep. n. 1128, Prot. n. 0189403 del 5 luglio 2024 che prevede le seguenti posizioni:

Posto n.	Sostegno finanziario	Descrizione	Temi vincolati
1	<b>Borsa di studio PNRR ex D.M. 630/2024</b>	finanziata dall'Unione Europea - NextGenerationEU a valere sul Piano Nazionale di Ripresa e Resilienza (PNRR) Missione 4, Componente 2, Investimento 3.3 (D.M. 630/2024) e da NXP Semiconductors Netherlands B.V. Branch Office Italia	Innovative battery management monitoring systems based on predictive maintenance techniques for novel cells chemistry
2	<b>Borsa di studio PNRR ex D.M. 630/2024</b>	finanziata dall'Unione Europea - NextGenerationEU a valere sul Piano Nazionale di Ripresa e Resilienza (PNRR) Missione 4, Componente 2, Investimento 3.3 (D.M. 630/2024) e da Micro-Electronica Centrum vzw (IMEC)	Reliability and performance optimization of high voltage GaN-based HEMTs
3	<b>Borsa di studio PNRR ex D.M. 630/2024</b>	finanziata dall'Unione Europea - NextGenerationEU a valere sul Piano Nazionale di Ripresa e Resilienza (PNRR) Missione 4, Componente 2, Investimento 3.3 (D.M. 630/2024) e da STMicroelectronics S.r.l.	Sviluppo di sensori ad alte prestazioni in tecnologia GaN

Art. 2 - di approvare la seguente graduatoria generale di merito:

Pos.	Cognome e Nome	Punteggio in centesimi	Idoneità per posizioni riservate e/o temi vincolati
1	FABOZZI MORENA	82,0	Pos. 3 dal tema vincolato "Sviluppo di sensori ad alte prestazioni in tecnologia GaN"
2	GIRASOLE MATTEO	76,5	Pos. 1 dal tema vincolato "Innovative battery management monitoring systems based on predictive maintenance techniques for novel cells chemistry"
3	VANNI GIORGIANNI ALESSANDRO	74,5	Pos. 2 dal tema vincolato "Reliability and performance optimization of high voltage GaN-based HEMTs"
4	LI LEI	64,0	
5	AHMED NAVEED	62,0	Pos. 1 dal tema vincolato "Innovative battery management monitoring systems based on predictive maintenance techniques for novel cells chemistry"

Art. 3 - di approvare le seguenti sub-graduatorie per temi vincolati:

Art. 3a – Pos. 1 dal tema vincolato "Innovative battery management monitoring systems based on predictive maintenance techniques for novel cells chemistry"

Pos.	Cognome e Nome	Punteggio in centesimi
1	GIRASOLE MATTEO	76,5
2	AHMED NAVEED	62,0

Art. 3b – Pos. 2 dal tema vincolato "Reliability and performance optimization of high voltage GaN-based HEMTs"

Pos.	Cognome e Nome	Punteggio in centesimi
1	VANNI GIORGIANNI ALESSANDRO	74,5

**RESPONSABILE DEL PROCEDIMENTO: ALICE TRENTINI | AFORM SETTORE DOTTORATO DI RICERCA**

Via Irnerio 49 | 40126 Bologna | Italia | Tel. + 39 051 2094620 | aform.udottricerca@unibo.it

Art. 3c – Pos. 3 dal tema vincolato “Sviluppo di sensori ad alte prestazioni in tecnologia GaN”

Pos.	Cognome e Nome	Punteggio in centesimi
1	FABOZZI MORENA	82,0

Art. 4 – di nominare vincitori:

Pos.	Cognome e Nome	Sostegno finanziario	Posizioni riservate e/o temi vincolati
1	FABOZZI MORENA	Borsa di studio finanziata dall'Unione Europea - NextGenerationEU a valere sul Piano Nazionale di Ripresa e Resilienza (PNRR) Missione 4, Componente 2, Investimento 3.3 (D.M. 630/2024) e da STMicroelectronics S.r.l.	Pos. 3 dal tema vincolato “Sviluppo di sensori ad alte prestazioni in tecnologia GaN”
2	GIRASOLE MATTEO	Borsa di studio finanziata dall'Unione Europea - NextGenerationEU a valere sul Piano Nazionale di Ripresa e Resilienza (PNRR) Missione 4, Componente 2, Investimento 3.3 (D.M. 630/2024) e da NXP Semiconductors Netherlands B.V. Branch Office Italia	Pos. 1 dal tema vincolato “Innovative battery management monitoring systems based on predictive maintenance techniques for novel cells chemistry”
3	VANNI GIORGIANNI ALESSANDRO	Borsa di studio finanziata dall'Unione Europea - NextGenerationEU a valere sul Piano Nazionale di Ripresa e Resilienza (PNRR) Missione 4, Componente 2, Investimento 3.3 (D.M. 630/2024) e da Micro-Electronica Centrum vzw (IMEC)	Pos. 2 dal tema vincolato “Reliability and performance optimization of high voltage GaN-based HEMTs”

Art. 5 – che l'immatricolazione dei vincitori deve essere completata entro la data indicata sul Portale di Ateneo (pagina dedicata al dottorato in Ingegneria Elettronica, Telecomunicazioni e Tecnologie dell'Informazione), a pena di esclusione.

Art. 6 - oltre che per tutti i casi già indicati dal bando e dalla normativa vigente, che i posti e le borse di studio possano essere revocati, successivamente alla pubblicazione del presente Decreto Rettorale, nei casi in cui venga accertato che i vincitori non rispettino la condizione prevista dall'art. 11, comma 1, lett. dd del Decreto del Ministro dell'Università e della Ricerca del 24 aprile 2024 n. 630, cioè abbiano rinunciato a borse di studio a valere sul PNRR nell'ambito del 38° ciclo e del 39° ciclo.

Art. 7 - di incaricare il Settore Dottorato di ricerca dell'esecuzione del presente provvedimento, che verrà registrato nel repertorio generale dei decreti.

IL RETTORE

Prof. Giovanni Molari  
*Firmato digitalmente  
ai sensi del D.Lgs. 82/2005  
e s.m.i.*

Avverso il presente provvedimento è ammesso ricorso giurisdizionale dinanzi al Tribunale Amministrativo Regionale dell'Emilia-Romagna entro 60 giorni dalla sua pubblicazione ovvero ricorso straordinario al Presidente della Repubblica entro 120 giorni dalla sua pubblicazione.