

INFORMAZIONI PERSONALI

Maicol Ciani

[REDACTED]

[REDACTED]

[REDACTED]

[REDACTED]

Sesso M | Data di nascita 24/05/1996 | Nazionalità Italiana

DICHIARAZIONI PERSONALI

Laureato in Electronic Engineering (Laurea Magistrale), curriculum Electronics Technologies for Big Data and Internet of Things. Durante gli studi universitari ho sviluppato basi di fisica dei semiconduttori e metodi matematici. Più nello specifico, mi sono focalizzato su architetture di calcolatori digitali, dalla struttura del transistor alle architetture complesse, e relativi strumenti di design e verifica, come i linguaggi SystemVerilog per l'hardware design a livello di silicio e C per i relativi software bare-metal.

L'attività di tesi svolta riguarda l'estensione hardware di un system-on-chip (SoC), rivolta a sviluppare un sistema di sicurezza di un controllore di volo per nanodroni a guida autonoma. Nello specifico, ho integrato nel SoC del drone un modulo root of trust e l'ho interfacciato all'architettura del SoC. Attualmente iscritto al terzo anno di Dottorato di Ricerca in Ingegneria Elettronica. Mi sono occupato di estensioni e integrazione di Root-of-trust hardware open source, e ho contribuito ai progetti di 4 System on Chip (frontend e backend).

 ESPERIENZA
 PROFESSIONALE

01/03/2017 al 01/02/2020

Libero professionista: Attività di Famiglia

Attività di famiglia di elaborazione beni di vestiario di moda per conto di terzi (come Framer Srl, Faenza)

01/03/2017 al 01/09/2017

Libero professionista: Tecnico Informatico

Tecnogianlu (Faenza)

Centro di assistenza tecnica e riparazioni di smartphone pc e altri elettrodomestici. (Lavorato come consulente non come dipendente in quanto possessore di partita IVA)

16/06/2014 al 18/07/2014

Stage scolastico

IGMI SPA DIV IEMCA (Faenza)

- Cablaggi di sensori
 - Cablaggi caricatori per torni
 - Montaggio centralina torni
- Attività o settore metalmeccanica

ISTRUZIONE E FORMAZIONE

2011 - 2015

Diploma di Perito Industriale Capotecnico Sezione Elettronica

ITIP BUCCI Faenza – voto 86/100

2015 - 2019

Ingegneria Elettronica e Telecomunicazioni, curriculum Elettronica

Università degli Studi di Bologna – voto 89/110

Tesi di Laurea: Analisi dei Servizi di Cloud Computing

2019 – 2022

Electronic Engineering, curriculum Electronics Technologies for Big Data and Internet of Things

Università degli Studi di Bologna

Tesi di Laurea: System-Level Integration of a Security Enclave on a RISC-V based Embedded System On Chip

2022 – in corso

PhD Student - Engineering and Information Technology for Structural and Environmental Monitoring and Risk Management – EIT4SEMM

Università degli Studi di Bologna

Tema di ricerca: Extending RISC-V Embedded System Controllers of Autonomous Nano Drones for Hardware-Assisted Security

COMPETENZE PERSONALI

Lingua madre Italiano

Altre lingue

Inglese

COMPRESIONE		PARLATO		PRODUZIONE SCRITTA
Ascolto	Lettura	Interazione	Produzione orale	
B2	B2	B2	B2	B2
B2				

Competenze professionali

- Esperienza in VLSI design, incluso implementazione FPGA, sintesi logica e implementazione fisica.
- Acquisite buone competenze riguardo l'uso di ambiente Linux a riga di comando, software per simulare sistemi hardware (QuestaSim), linguaggio SystemVerilog e linguaggio C ed emulazione delle architetture su FPGA durante il progetto di tesi di Laurea Magistrale
- Acquisite ottime conoscenze sull'hardware design e le architetture digitali
- Sviluppato ottime abilità di problem solving durante il progetto di tesi e altri progetti durante gli studi

Data redazione: 13/01/2025

[REDACTED]