

ALLEGATO 4)

**Formato europeo
per il curriculum
vitae**

Informazioni personali

Nome	Victor Isachi
Indirizzo	[REDACTED]

Nazionalità	Moldava
-------------	---------

Esperienza lavorativa

• Date (da – a)	Mag. 2023 - Ott. 2023
• Nome e indirizzo del datore di lavoro	Alma Mater Studiorum Università di Bologna, Bologna
• Tipo di azienda o settore	Università
• Tipo di impiego	Assegnista di Ricerca
• Principali mansioni e responsabilità	Sviluppo e verifica di SoC

• Date (da – a)	Nov. 2022 - Apr. 2023
• Nome e indirizzo del datore di lavoro	Infineon Technologies, Padova
• Tipo di azienda o settore	Multinazionale, industria dei semiconduttori
• Tipo di impiego	Impiegato tempo indeterminato
• Principali mansioni e responsabilità	Ingegnere della verifica, sviluppo di testbench SystemVerilog e UVM

• Date (da – a)	Apr. 2022 - Ott. 2022
• Nome e indirizzo del datore di lavoro	Infineon Technologies, Padova
• Tipo di azienda o settore	Multinazionale, industria dei semiconduttori
• Tipo di impiego	Stage e tesi magistrale
• Principali mansioni e responsabilità	Sviluppo di strumenti EDA per la generazione automatica di testbench UVM

Istruzione e formazione

• Date (da – a)	Ott. 2020 - Dic. 2022
• Nome e tipo di istituto di istruzione o formazione	Università di Padova
• Principali materie / abilità professionali oggetto dello studio	Ingegneria Informatica
• Qualifica conseguita	Laurea Magistrale, 110L/110

• Date (da – a)	Set. 2015 - Lug. 2020
• Nome e tipo di istituto di istruzione o formazione	Università di Padova
• Principali materie / abilità professionali oggetto dello studio	Ingegneria dell'Informazione
• Qualifica conseguita	Laurea Triennale, 92/110

Capacità e competenze personali

Acquisite nel corso della vita e della carriera ma non necessariamente riconosciute da certificati e diplomi ufficiali.

Prima lingua	Italiano
--------------	-----------------

Altre lingue

	Inglese
• Capacità di lettura	Ottima
• Capacità di scrittura	Ottima
• Capacità di espressione orale	Ottima

Capacità e competenze tecniche <i>Con computer, attrezzature specifiche, macchinari, ecc.</i>	Programmazione in SystemVerilog, VHDL, C, C++, Java, Python
--	---

Patente o patenti	B
-------------------	---

Data

26/02/20

Firma

[Redacted Signature]