

INFORMAZIONI PERSONALI

Nome: CHAOQUN LIANG

Nazionalità: CINA

Indirizzo: [REDACTED]

Indirizzo e-mail: [REDACTED]

Telefono: [REDACTED]

ISTRUZIONE

**Dottoranda in Ingegneria Elettronica,
Telecomunicazioni e Ingegneria dell'Informazione
Università di Bologna (Da 11/2023)**

- Design hardware e software di sistemi embedded
- Protocolli di comunicazione on-chip e off-chip
- Progettazione relativa all'interconnessione AXI4
- Progettazione e test relativi alle periferiche su fpga
- Elaborazione del segnale su sistemi a microcontrollore ed FPGA

Laurea magistrale in Ingegneria Elettronica

Università di Bologna

Università Tecnica di Monaco

(Conseguito a Università di Bologna 14/10/2023)

Voto: 104/110

- Elettronica digitale ed analogica
- Fondamenti di informatica
- Sistema operativo in tempo reale
- Sistema basato su RISC-V sul design del chip
- Progettazioni System-on-Chip utilizzando la sintesi di alto livello (HLS)
- Misure elettroniche con i principali strumenti di laboratorio (multimetro, oscilloscopio, analizzatore di spettro), anche attraverso l'organizzazione di banchi di misura
- **Tesi:** Progettazione e implementazione di un CPI basato su FPGA Adattatore protocollo CSI-2 (coinvolge la progettazione hardware, periferiche, FPGA)

Lingua madre: Cinese

Seconda lingua: Inglese – livello C1 certificato (IELTS)

- **Capacità di lettura:** buona
- **Capacità di scrittura:** buona
- **Capacità di espressione orale:** buona

Terza lingua: Tedesca – livello A2 certificato (Goethe-Zertifikat)

Competenze digitali di base:

MS Office (Word, Excel, Power Point)

Linguaggi di programmazione:

Python, C++, Java, C

Linguaggi di descrizione hardware:

SystemVerilog

Software/tool conosciuti:

Questasim, Intel Quartus series, Vivado, VCS+Verdi

COMPETENZE LINGUISTICHE

COMPETENZE TECNICHE

04/03/2024

[REDACTED]