FORMATO EUROPEO PER IL CURRICULUM VITAE



## **INFORMAZIONI PERSONALI**

Nome

**LUCA VALENTE** 

Indirizzo

Nazionalità

#### **ESPERIENZA LAVORATIVA**

Date

da 02/2023- a 07/2023

Nome e indirizzo del datore di lavoro

ETH Zurich, Switzerland

• Tipo di azienda o settore

Università

• Tipo di impiego

Visiting PhD student

• Principali mansioni e

responsabilità

Sviluppatore Hardware. Ho lavorato allo sviluppo di "Carfield", una piattaforma RISC-V eterogenea a alte prestazioni per applicazioni

automotive.

• Date (da – a)

03/2020 -08/2020

• Nome e indirizzo del

Barcelona Supercomputing Center, Spain

datore di lavoro

• Tipo di azienda o settore

Centro di ricerca

Tipo di impiego

Junior Verification Research Engineer

 Principali mansioni e responsabilità Tirocinante per la tesi magistrale. Sviluppo di test per la verifica di un processire vettoriale RISC-V per alte prestazioni.

rooporroomine

# **I**STRUZIONE E FORMAZIONE

• Date (da – a)

Da 10/2020 - in corso

 Nome e tipo di istituto di istruzione o formazione Università di Bologna

 Principali materie / abilità professionali oggetto dello studio Prototipizzazione FPGA, progettazione di sistemi on chip, architettura dei sistemi di memoria per sistemi embedded ad elevate prestazioni. Implementazione di SoC in tecnologia 16nm, 22nm e 65nm.

· Qualifica conseguita

· Livello nella

classificazione nazionale

Ph.D.

(se pertinente)

• Date (da – a)

Da 09/2018 a 10/2020

 Nome e tipo di istituto di istruzione o formazione Politecnico di Torino

• Principali materie / abilità professionali oggetto dello

Circuiti digitali integrati. Architetture di calcolatori. Machine learning.

studio

Qualifica conseguita

Laurea Magistrale in Ingegneria Elettronica, voto 110/110

• Livello nella

classificazione nazionale

(se pertinente)

 Date (da – a)
Nome e tipo di istituto di istruzione o formazione Da 09/2015 a 7/2018 Università di Bologna

• Principali materie / abilità professionali oggetto dello

Dest Catalon and a second

Studio

Basi fisiche e matematiche. Circuiti digitali. Architetture di calcolatori. Teoria della telecomunicazione.

Qualifica conseguita

Laurea Triennale in Ingegneria Elettronica e delle Telecomunicazioni, voto 105/110

• Livello nella classificazione nazionale (se pertinente)

# CAPACITÀ E COMPETENZE

## **PERSONALI**

Acquisite nel corso della vita e della carriera ma non necessariamente riconosciute da certificati e diplomi ufficiali.

PRIMA LINGUA

Italiano

**ALTRE LINGUE** 

Inglese

Capacità di lettura

eccellente

Capacità di scrittura

eccellente

• Capacità di espressione

**Eccellente** 

orale

**Spagnolo** 

• Capacità di lettura

Buono

• Capacità di scrittura

Buono

• Capacità di espressione

Buono

orale

Buo

CAPACITÀ E COMPETENZE

Abilità a lavorare in gruppo e a supervisionare piccoli gruppi. Sviluppato

**RELAZIONALI** 

durante il Ph.D., ma anche con gli sport di squadra e gli scout.

Vivere e lavorare con altre persone, in ambiente multiculturale, occupando posti in cui la comunicazione è importante e in situazioni in cui è essenziale lavorare in squadra (ad es. cultura e sport), ecc.

CAPACITÀ E COMPETENZE ORGANIZZATIVE

Ad es. coordinamento e amministrazione di persone, progetti, bilanci; sul posto di lavoro, in attività di volontariato (ad es. cultura e sport), a casa, Abilità a organizzare autonomamente il mio lavoro. Sviluppato durante il Ph.D..

CAPACITÀ E COMPETENZE

TECNICHE

ecc.

Linguaggi di programmazione: SystemVerilog, UVM, SVA C, Tcl, Bash

Python, Pytorch.

Con computer, attrezzature specifiche, macchinari, ecc.

Tools: Git Modelsim Vivado Synopsys Innovus Buildroot UBoot BusyBox.

CAPACITÀ E COMPETENZE ARTISTICHE

Musica, scrittura, disegno

ecc.

ALTRE CAPACITÀ E COMPETENZE Competenze non precedentemente indicate.

PATENTE O PATENTI Patente B

**ULTERIORI INFORMAZIONI** 

Allegati Lista delle pubblicazioni, lista dei titoli che intendo produrre ai fini della

valutazione

Data 06/03/2024

Firma