

Tullio Salmon Cinotti è stato professore associato presso l'Università di Bologna. Ora è Professore dell'Alma Mater con un incarico di insegnamento. Ha insegnato Reti Logiche e Calcolatori Elettronici in corsi di studio triennali e magistrali di Bologna e del Campus di Cesena. Ha tenuto il corso di Information Technology and Arts Organization presso la Facoltà di Economia. Ha svolto attività di ricerca in diverse aree dell'ingegneria dell'informazione, tra cui: reti di trasmissione dati (1975-79), automazione industriale (1988-97), applicazioni ICT ai beni culturali (1998-2008). Dai primi anni 2000 guida un gruppo di ricerca sull'intelligenza ambientale e sull'interoperabilità dei sistemi embedded, affidata alla concettualizzazione semantica e a architetture di distribuzione degli eventi basate sul modello publish-subscribe. Si occupa quindi di spazi intelligenti, di IoT e della relativa convergenza secondo il paradigma emergente detto Web of Things. In veste di direttore del Centro di Ricerca sui Sistemi Elettronici "Erocole de Castro" (www.arces.unibo.it/en) è stato condirettore del Laboratorio congiunto con ST Italia (2015-18). Ha collaborato con soprintendenze archeologiche e museali (Pompei e Napoli) e con l'Istituto e Museo di Storia della Scienza di Firenze (2000-03) ed è stato responsabile scientifico nella partecipazione di UNIBO a diverse iniziative europee tra cui EPOCH, una *Network of Excellence* di FP6 su ICT e beni culturali, tre progetti della JU Artemis: SOFIA (2009-11), *Internet of Energy for Electric Mobility* (2011-13), ARROWHEAD (2013-17). E' stato responsabile scientifico per l'Università di Bologna di un progetto H2020 della call EUB-2017-2: SWAMP - Smart Water Management Platform (2017-2020) e di una *Innovation Action* H2020-ECSEL: ARROWHEAD TOOLS (2019-22). Il filo conduttore di questi progetti è la creazione di infrastrutture per l'erogazione di servizi digitali basati sull'interazione con il mondo fisico. E' responsabile scientifico di 3 contratti di ricerca applicata con RFI (Rete Ferroviaria Italiana) di cui uno in collaborazione con il CINI. E' coautore di lavori scritti in collaborazione con ricercatori di Intel Labs, Nokia Research, Siemens, STMicroelectronics, Telecom Italia, Centro Ricerche Fiat, Ethlab, VTT e altri laboratori di ricerca europei. E' stato proponente e fa parte del Collegio dei Docenti del dottorato dell'Università di Bologna sul monitoraggio strutturale e ambientale e sulla gestione dei rischi "*Engineering and Information Technology for Structural and Environmental Monitoring and Risk Management - EIT4SEMM*". Con la sua attività ha contribuito al finanziamento della ricerca dell'Università di Bologna da parte di enti pubblici e privati, nazionali ed europei.

In inglese:

Born in Bologna, Italy, 1944. University Degree in Electrical Engineering at the University of Bologna in 1974. Associate Professor at the University of Bologna since 1987. He was in charge of the following courses at the School of Engineering and Architecture: Switching Theory and Logic Design Engineering (for undergraduate students, in Bologna), Computer Architecture (for undergraduate students in Cesena and for graduate students in Bologna). Director in 2015-18 of the Inter-department Research Center on Electronic Systems "Erocole De Castro" (ARCES). Contributor to the ARTEMIS Strategic Research Agenda 2011 (ARTEMIS is the European Technology Platform on Embedded Systems), currently member of the GTA-ICT, the University of Bologna Thematic Group on ICT. He has a long standing experience in industrial research, mostly focused on embedded systems. Research topics: Packet Switching Networks (1975-79, University of Westminster, London), Industrial Automation (1980-86, Bologna), SIMD architectures for Computer Vision Applications (1988-97), applications to Cultural Heritage (1998-2008), smart environments, IoT and semantic interoperability (currently). Cofounder of a Small ESD Enterprise in Bologna (Boconsult 1982, merged in Ducati Sistemi in the year 2000). He was leader of a research group on ambient intelligence at ARCES. Co-author of researchers from Intel Labs, Nokia Research, Siemens Corporate Technology, STMicroelectronics, Telecom Italia Lab, VTT, Politecnico di Milano, University of Kent, University of Westminster. He was responsible of research contracts funded by the EU and by private institutions, mostly focused on interoperability platforms for multi-domain ecosystems of embedded interacting devices.

Bologna, 08/11/2022